

1. DATOS INFORMATIVOS

DOMINIO:			
CARRERA: Ingeniería en Ciberseguridad y Gestión de Tecnologías de la Información			
Asignatura/Módulo: Arquitectura de computadoras			
Paralelo:			N° horas
Plan de estudios:			H. aprendizaje en contacto con el docente: 32
Prerrequisitos: Matemáticas Discretas, Circuitos			H. aprendizaje autónomo: 72
Periodo académico:			H. aprendizaje práctico-experimental: 16
Docente o Co-Docente 1:	Grado académico y título profesional:	Co-Docente 2:	Grado académico y título profesional:
Javier Guala Moya	Doctor en Ciencias Informáticas; Master en Ciberseguridad; Master en Redes y Telecomunicaciones		
Breve reseña de la actividad académica y/o profesional:		Breve reseña de la actividad académica y/o	
Experiencia Laboral: Gerente General y Presidente de la Compañía IYAYKUTEC Cía. Ltda.; Presidente Ejecutivo de la Compañía BASTCORP Cía. Ltda.; Administrador del área de Redes y Networking - Instituto Tecnológico Superior Japón; Coordinador del Área de Redes de Datos, Hardware y Arquitectura - Facultad de Ingeniería de la Pontificia Universidad Católica del Ecuador (PUCE); Director de Proyectos del Área de Networking en la empresa SYSTELCOM.		Experiencia Docente: Catedrático Universitario de Posgrado y Pregrado de la Pontificia Universidad Católica del Ecuador (PUCE); Universidad Central del Ecuador (UCE); Universidad Nacional de Chimborazo (UNACH); Universidad Politécnica Estatal del Carchi (UPEC); Universidad Técnica de Ambato (UTA); Universidad de las Américas (UDLA); Universidad Católica de Cuenca (UCC); Universidad Internacional del Ecuador (UIDE); Universidad Tecnológica Israel; Universidad Tecnológica Empresarial de Guayaquil (UTEG); Universidad Técnica Estatal de Quevedo (UTEQ); Universidad Metropolitana del Ecuador (UMET); Universidad Tecnológica América, Universidad Luis Vargas Torres, entre otras.	
Indicación de horario de atención al estudiante:			
Tutoría presencial:		Teléfono:	2991700 ext 2008
Tutoría virtual:		Correo electrónico:	guala953@puce.edu.ec

2. DESCRIPCIÓN DE LA ASIGNATURA

La asignatura Arquitectura de Computadoras y Ciberseguridad introduce al estudiante de cuarto nivel en la comprensión del hardware como un componente crítico de la seguridad de la información. A partir de los principios de arquitectura, se analizan los componentes fundamentales del computador (CPU, memoria, almacenamiento y periféricos) para identificar puntos de fallo y superficies de ataque. Se estudia la arquitectura Von Neumann y cómo sus decisiones de diseño influyen en la ejecución de código malicioso y en la protección de datos. El curso aborda el funcionamiento interno del procesador, la ejecución de instrucciones y los niveles de privilegio usuario-kernel, conectándolo con riesgos de escalamiento. En gestión de memoria se revisan memoria virtual, paginación y segmentación, así como vulnerabilidades clásicas (buffer overflow y corrupción de memoria). Se profundiza en firmware y proceso de arranque (BIOS/UEFI), persistencia de malware y técnicas de protección, incluyendo Secure Boot y Trusted Boot como parte de la cadena de confianza. Además, se estudian almacenamiento (HDD/SSD/NVMe), borrado seguro y ataques al controlador; arquitectura de I/O y DMA con riesgos por dispositivos maliciosos. Finalmente, se introduce la virtualización (hipervisores, VMs y contenedores) y vulnerabilidades comunes como DoS y DDoS, con actividades prácticas orientadas a análisis y hardening básico.

3. DESCRIPCIÓN DE COMPETENCIAS Y RESULTADOS DE APRENDIZAJE

COMPETENCIAS TRANSVERSALES	COMPETENCIAS DISCIPLINARES DEL DOMINIO	RESULTADOS DE APRENDIZAJE DE LA CARRERA	RESULTADOS DE APRENDIZAJE DE LA ASIGNATURA
Creativo, crítico y analítico	Evaluación del entorno complejo. Valorar necesidades del entorno para dar respuestas a problemáticas y desafíos del habitat	5. Evaluar críticamente la efectividad y limitaciones de las soluciones tecnológicas actuales y emergentes en diferentes áreas de la computación.	Identificar los componentes fundamentales de una computadora y su funcionamiento.
Creativo, crítico y analítico	Transformación pertinente y sostenible del habitat Aplicar conocimientos de forma pertinente y sostenible en relación con los desafíos del habitat	7. Diseñar soluciones de seguridad en un entorno empresarial trabajando de manera colaborativa.	Comprender la arquitectura de la CPU, la memoria, el almacenamiento y los dispositivos de entrada y salida, así como la interacción entre el hardware y el software de una computadora.
Creativo, crítico y analítico	Aplicación de lenguajes especiales objetuales, visuales y verbales. Comunicar ideas, procesos y resultados a través de lenguajes diversos aplicados al contexto	8. Aplicar de manera efectiva las nuevas tendencias y tecnologías en ciberseguridad y tecnologías de la información.	Diseñar soluciones eficientes en términos de consumo de recursos para diferentes tipos de aplicaciones.

4. EVALUACIÓN DE LOGROS DE APRENDIZAJE

PROYECTO DEL NIVEL	Tema	Resultado de aprendizaje	Peso	Definición del criterio de evaluación del RIA	Ponderación criterio	Nivel de logro alcanzado al RIA				Observaciones (Anotar para tutorías académicas)
						Alcanzado con excelencia (A) (45-50)	Alcanzado muy bueno (B) (40-44)	Alcanzado bueno (C) (30-39)	Pendiente de alcanzar (D) (29 y menos)	
Tema del proyecto Cadena de confianza y superficies de ataque de un computador del hardware al hipervisor Objetivo general Analizar la arquitectura de un computador desde una perspectiva de liberseguridad para identificar	Tema 1: Construir un modelo claro del computador para reconocer activos críticos, superficies de ataque y riesgos asociados por componentes fundamentales de una computadora y su funcionamiento.	Identificar los componentes fundamentales de una computadora y su funcionamiento.	19, 33	Criterio 1: Ubica la arquitectura del sistema (diagrama + comentario)	50%	Ubica la arquitectura del sistema, y el comentario completo, precisa y muy claro; incluye CPU, memoria, almacenamiento, periféricos e interfaces.	Ubica la arquitectura del sistema casi completo y claro; mínimos faltantes o detalles menores.	Ubica la arquitectura del sistema de forma básico; incluye lo principal pero con vacíos o generalidades; claridad aceptable.	No ubica la arquitectura del sistema, y la información es incompleta/confusa; faltan componentes clave o hay errores relevantes.	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.
				Criterio 2: Identifica y prioriza superficies de ataque y riesgos	50%	Identifica y prioriza superficies de ataque y riesgos de base a la arquitectura de computadores.	Casi completo y claro; mínimos faltantes o detalles menores.	Básico; incluye lo principal pero con vacíos o generalidades; claridad aceptable.	Incompleta/confusa; faltan componentes clave o hay errores relevantes.	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.
	Tema 2: Comprender cómo CPU, niveles de privilegio y memoria virtualización/seguridad se conectan con vulnerabilidades como buffer overflow y corrupción de memoria libreseguridad para identificar	Comprender la arquitectura de la CPU, niveles de privilegio y memoria virtualización/seguridad se conectan con vulnerabilidades como buffer overflow y corrupción de memoria libreseguridad para identificar	33, 33	Criterio 1: Explica el CPU, ejecución y niveles de privilegio (usuario/kernel)	50%	Explica de forma clara, correcta y bien conectada con seguridad, distingue privilegios con precisión.	Explica de forma general; algunas confusiones; se entiende lo esencial.	Explica de forma básica; algunas confusiones; se entiende lo esencial.	Explica de forma incompleta o incorrecta; no diferencia usuario/kernel o no lo vincula a seguridad.	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.
				Criterio 2: Reconoce la memoria y vulnerabilidades con controles básicos de forma clara, correcta y bien conectada con la	50%	Reconoce la memoria y vulnerabilidades con controles básicos de forma clara, correcta y bien conectada con la	Reconoce la memoria y vulnerabilidades con controles básicos de forma general; no hace a la arquitectura del computador.	Reconoce la memoria y vulnerabilidades de forma básica; no hace a la arquitectura del computador.	No reconoce la memoria y vulnerabilidades con controles básicos y no se hace a la arquitectura del computador.	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.
	Tema 3: Analizar superficies de ataque y riesgos asociados a CPU, memoria, firmware/arranque, BIOS, BIOS, UEFI, DMA y virtualización, proponiendo medidas básicas de protección.	Analizar superficies de ataque y riesgos asociados a CPU, memoria, firmware/arranque, BIOS, BIOS, UEFI, DMA y virtualización, proponiendo medidas básicas de protección.	23, 34	Criterio 1: Describe el proceso de arranque y la cadena de confianza	50%	Describe de forma completa y correcta por etapas; diagrama claro y coherente; explica el rol de cada fase.	Describe de forma general, pero faltan detalles y no genera coherencia en cada fase.	Describe de forma básica; omite pasos o confunde algunos términos, pero mantiene la idea central.	Describe de forma incompleta/errónea; no se entiende la cadena de confianza.	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.
				Criterio 2: Analiza riesgos en almacenamiento, I/O, DMA y virtualización	50%	Analiza de forma integral y coherente sobre todos los temas; distingue bien los componentes y explica ataque de VM con claridad.	Analiza de forma general; pocos matices; buena claridad técnica.	Analiza básico; cubre lo mínimo con vacíos o superficialidad.	Analiza incompleto o con errores; omite áreas clave (DMA/virtualización).	Para el nivel pendiente de alcanzar (D) el estudiante deberá realizar más trabajos que le permitan reforzar conocimiento teórico-práctico.

5. METODOLOGÍA

La asignatura se enseña con un enfoque de aprendizaje basado en retos y proyectos, articulando teoría y práctica para que el estudiante comprenda la arquitectura del computador desde la ciberseguridad. Cada unidad inicia con lecturas, cápsula breve y glossario, y continúa con actividades en clase para explorar conceptos clave (componentes, bus, hardware, OS, programación, memoria, almacenamiento, almacenamiento, IO, DMA y virtualización). Luego se trabaja con casos y análisis guiado (tablas de riesgos, diagramas de flujo, cadena de confianza) para construir cada componente con su superficie de ataque, amenazas lógicas y comunicaciones sobre la confiabilidad, integridad y disponibilidad. La enseñanza se orienta a un enfoque defensivo y ofensivo, priorizando comprensión, verificación y hardening básico, en prácticas ofensivas en sistemas reales.

La práctica se desarrolla en un laboratorio controlado (poco real o máquinas virtuales) donde el estudiante debe observar, documentar y justificar: inventar inventario de hardware y periféricos, representar el arranque BIOS/UEFI y la cadena de confianza, revisar conceptos de memoria y permisos, y analizar riesgos en almacenamiento, IO, DMA y virtualización (VMs/containers). El curso se organiza en cuatro retos progresivos, con productos verificables (diagramas, matriz de riesgos, checklist de control y referencias de seguridad), evaluados con rúbricas medibles en evidencia, verificación de código y análisis. Al cierre de cada tema se aplica una verificación breve (quiz o ticket de salida) y una reflexión técnica para consolidar aprendizajes y asegurar que el estudiante pueda explicar qué riesgo existe, por qué ocurre y qué medida básica lo reduce.

6. RELACIÓN RESULTADOS DE APRENDIZAJE, EXPERIENCIAS DE APRENDIZAJE Y DIMENSIÓN DEL CONOCIMIENTO

PROYECTO DE RETO	RETOS	RESULTADOS DE APRENDIZAJE DE LA ASIGNATURA	Semana 1	Experiencias / Actividades de Aprendizaje en contacto con el mundo real	Hora 1	Recursos	Escenario	Experiencias / estrategias de aprendizaje práctico-experimental	Hora 2	Recursos	Escenario	Experiencias / estrategias de aprendizaje autónomo	Hora 3	Recursos	Escenario	DIMENSIÓN DEL CONOCIMIENTO (conceptos, hecho, procedimientos y principios)
Tema del proyecto: Cadena de confianza y superficies de riesgo en un computador del hardware al supervisor. Objetivo general: Analizar la arquitectura de un computador desde una perspectiva de ciberseguridad para identificar superficies de ataque y riesgos asociados a CPU, memoria, almacenamiento, IO, DMA y virtualización, respondiendo medidas básicas de protección.	Reto 1: Construir un modelo claro del computador para reconocer activos críticos, superficies de ataque y riesgos lógicos por componente.	Identificar los componentes fundamentales de un computador: hardware, software y funcionamiento.	1	Historias electrónicas por videoconferencia	1	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	1	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	1	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	1	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	1. Introducción a la Arquitectura de Computadoras y Ciberseguridad. 1.1. Conceptos básicos de arquitectura y su relación con la seguridad de la información. 1.2. Amenaza a nivel hardware y evaluación de los riesgos de bajo nivel.
			2	Historias electrónicas por videoconferencia	2	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	2	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	2	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	2	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	2. Componentes fundamentales del computador. 2.1. Análisis del CPU, memoria, dispositivos de almacenamiento y periféricos. 2.2. Identificación de posibles puntos de falla y superficies de ataque.
			3	Historias electrónicas por videoconferencia	3	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	3	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	3	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	3	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	3. Arquitectura Von Neuman y su impacto en la seguridad. 3.1. Comparación de modelos arquitectónicos y cómo influyen en la ejecución de código malicioso y en la protección de datos.
			4	Historias electrónicas por videoconferencia	4	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	4	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	4	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	4	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	4. Funcionamiento del procesador (CPU). 4.1. Arquitectura interna del CPU. 4.2. Ejecución de instrucciones y niveles de privilegio (usuario y kernel) desde una perspectiva básica.
	Reto 2: Comprender cómo CPU interactúa con la memoria, el almacenamiento y los dispositivos de entrada y salida, así como la comunicación entre el hardware y el software de protección.	Comprender la arquitectura de la CPU, la memoria, el almacenamiento y los dispositivos de entrada y salida, así como la comunicación entre el hardware y el software de protección.	5	Historias electrónicas por videoconferencia	5	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	5	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	5	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	5	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	5. Gestión de memoria y virtualización. 5.1. Memoria física, memoria virtual, memoria caché y caché de escritura. 5.2. Vulnerabilidades como buffer overflow y memory corruption.
			6	Historias electrónicas por videoconferencia	6	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	6	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	6	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	6	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	6. Firmware y procesos de arranque. 6.1. BIOS y UEFI. 6.2. Proceso de inicio del sistema y su importancia en la seguridad del computador.
			7	Historias electrónicas por videoconferencia	7	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	7	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	7	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	7	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	6.3. Funcionamiento, riesgos de seguridad, persistencia de malware a nivel firmware y técnicas de protección.
			8	Historias electrónicas por videoconferencia	8	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	8	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	8	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	8	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	7. Arranque seguro (Secure Boot y Trusted Boot). 7.1. Mecanismos de verificación de integridad durante el arranque y su rol en la cadena de confianza.
	Reto 3: Analizar cómo el sistema operativo y el proceso de arranque para proteger una cadena de confianza con Secure Boot/Trusted Boot y medidas básicas de protección.	Analizar el funcionamiento del sistema operativo y el proceso de arranque para proteger una cadena de confianza con Secure Boot/Trusted Boot y medidas básicas de protección.	9	Historias electrónicas por videoconferencia	9	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	9	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	9	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	9	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	8. Almacenamiento y protección de datos. 8.1. Tipos de almacenamiento (HDD, SSD, NVRAM). 8.2. Seguridad de la información almacenada.
			10	Historias electrónicas por videoconferencia	10	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	10	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	10	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	10	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	8.3. Conceptos básicos de backup seguro, seguridad de datos y ataques al controlador de almacenamiento.
			11	Historias electrónicas por videoconferencia	11	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	11	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	11	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	11	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	9. Arquitectura de entrada y salida (I/O). 9.1. Comunicación del sistema con dispositivos externos y riesgos de seguridad asociados a periféricos.
			12	Historias electrónicas por videoconferencia	12	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	12	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	12	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	12	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	10. Acceso Directo a Memoria - DMA. 10.1. Funcionamiento del Acceso Directo a Memoria (DMA).
	Reto 4: Integrar riesgos en almacenamiento (HDD/SSD/NVRAM), periféricos (IO, DMA y virtualización (VMs/containers)) para diseñar un checklist de protección básica.	Integrar riesgos en almacenamiento (HDD/SSD/NVRAM), periféricos (IO, DMA y virtualización (VMs/containers)) para diseñar un checklist de protección básica.	13	Historias electrónicas por videoconferencia	13	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	13	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	13	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	13	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	10.2. Riesgos asociados, incluyendo ataques con dispositivos maliciosos.
			14	Historias electrónicas por videoconferencia	14	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	14	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	14	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	14	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	11. Virtualización y arquitectura de hipervisores. 11.1. Arquitecturas de máquinas virtuales, contenedores. 11.2. Riesgos de escape de VM.
			15	Historias electrónicas por videoconferencia	15	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	15	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	15	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	15	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	12. Introducción a vulnerabilidades comunes. 12.1. Desbordamientos de memoria.
			16	Historias electrónicas por videoconferencia	16	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de retos con el uso del Laboratorio de cómputo.	16	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	16	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	Resolución de problemas prácticos.	16	Diagramas electrónicos portátiles o de escritorio, Conexión a Internet, Plataforma	12.2. Ataques DoS, IDOS.

8. BIBLIOGRAFÍA

a. BÁSICA / LIBROS

Bibliografía (basarse en normas APA)	Código Biblioteca PUCESI	Nro. de ejemplares
Arquitectura de computadoras con RISC-V	https://www.digitallpublishing.com/a/136758/	1
Evolución de las arquitecturas de las computadoras	s://elibro.puce.elogim.com/es/lc/puce/titulos/28	1
Arquitectura de computadoras: basado en competencias para nivel superior	s://elibro.puce.elogim.com/es/lc/puce/titulos/13	1
Estudio comparado de los contenidos de la asignatura Arquitectura de Computadoras: oportunidades de mejoras	s://dialnet.unirioja.es/servlet/articulo?codigo=859	1

Elaborado por:

Javier Guaña Moya

Revisado y Aprobado por:

Damián Nicolalde R

Coordinador de la carrera



f) Docente